

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005年12月29日 (29.12.2005)

PCT

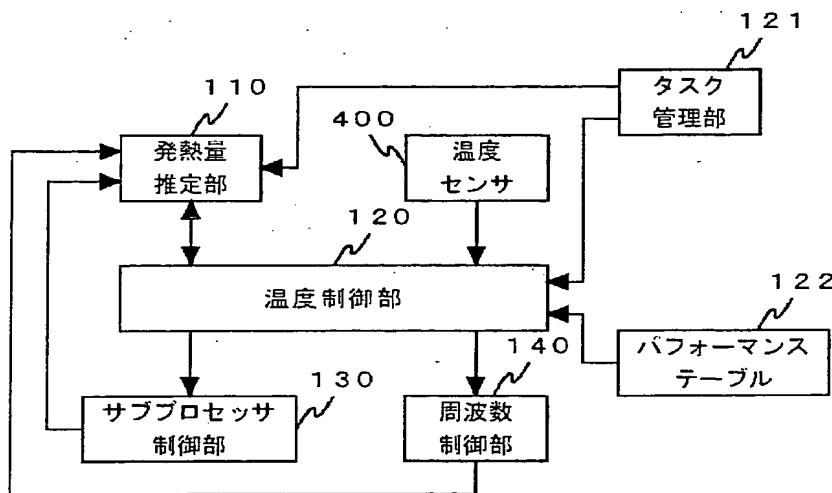
(10) 国際公開番号
WO 2005/124550 A1

- (51) 国際特許分類: G06F 9/50, 1/04 1070062 東京都港区南青山二丁目6番21号 Tokyo (JP).
- (21) 国際出願番号: PCT/JP2005/006965
- (22) 国際出願日: 2005年4月8日 (08.04.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-183988 2004年6月22日 (22.06.2004) JP
- (71) 出願人(米国を除く全ての指定国について): 株式会社ソニー・コンピュータエンタテインメント (SONY COMPUTER ENTERTAINMENT INC.) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 今井敦彦 (IMAI, Atsuhiko) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 田村哲
- (72) 発明者; および
(75) 発明者/出願人(米国についてのみ): 安達 健一 (ADACHI, Kenichi) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 矢澤 和明 (YAZAWA, Kazuaki) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 瀧口 巖 (TAKIGUCHI, Iwao) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 今井敦彦 (IMAI, Atsuhiko) [JP/JP]; 〒1070062 東京都港区南青山二丁目6番21号 株式会社ソニー・コンピュータエンタテインメント内 Tokyo (JP). 田村哲

[続葉有]

(54) Title: PROCESSOR, INFORMATION PROCESSOR AND CONTROL METHOD OF PROCESSOR

(54) 発明の名称: プロセッサ、情報処理装置およびプロセッサの制御方法



110... HEATING VALUE ESTIMATING SECTION
120... TEMPERATURE CONTROL SECTION
121... TASK MANAGING SECTION
122... PERFORMANCE TABLE
130... SUBPROCESSOR CONTROL SECTION
140... FREQUENCY CONTROL SECTION
400... TEMPERATURE SENSOR

(57) Abstract: A heating value estimating section (110) acquires the number of subprocessors operating currently, acquires current operating frequency, and estimates the heating value after a period Δt . A temperature control section (120) estimates the temperature after a period Δt based on the current temperature inputted from a temperature sensor (400) and an estimated heating value and compares it with a specified threshold temperature. When the specified threshold temperature is reached, the number of subprocessors capable of being used in parallel after a period Δt is acquired from a task managing section (121) and a transiting operating point is determined with reference to a performance table (122). A subprocessor control section (130) and a frequency control section (140) perform switching to corresponding number of operating subprocessors and operating frequency. Transiting operating points are described on the performance table (122) in the order of performance.

[続葉有]